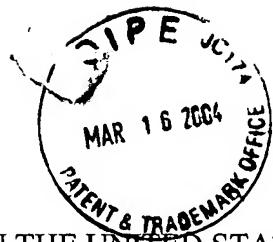


03560.003370



PATENT APPLICATION

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of:)
MITSUTOSHI HASEGAWA, ET AL.) : Examiner: Unassigned
Application No.: 10/684,470) : Group Art Unit: Unassigned
Filed: October 15, 2003) :
For: MANUFACTURING METHOD OF) March 16, 2004
AIRTIGHT CONTAINER, MANU- :
FACTURING METHOD OF IMAGE)
DISPLAY DEVICE, AND BONDING :
METHOD)

Commissioner for Patents
P.O. Box 1450
Alexandria, VA 22313-1450

SUBMISSION OF PRIORITY DOCUMENTS

Sir:

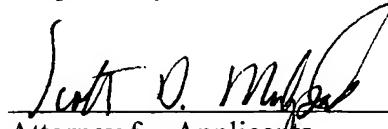
In support of Applicants' claim for priority under 35 U.S.C. § 119, enclosed are copies of the following foreign applications:

2002-305320, filed October 21, 2002; and

2003-338984, filed September 30, 2003.

Applicants' undersigned attorney may be reached in our Washington, D.C. office by telephone at (202) 530-1010. All correspondence should continue to be directed to our below-listed address.

Respectfully submitted,



Attorney for Applicants
Scott D. Malpede
Registration No. 32,533

FITZPATRICK, CELLA, HARPER & SCINTO
30 Rockefeller Plaza
New York, New York 10112-3801
Facsimile: (212) 218-2200
SDM\rrmn
DC_MAIN 151235 v.1

Appl. No.: 10/684,470

Filed: 10/15/03

Inventors: Mitsutoshi Hasegawa, et al.

Att. Unit: Unassigned

CFG 03370

US

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application: 2002年10月21日

出願番号 Application Number: 特願2002-305320

[ST. 10/C]: [JP 2002-305320]

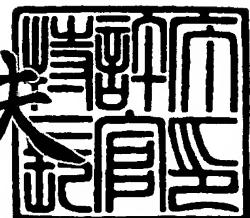
出願人 Applicant(s): キヤノン株式会社

出願人
キヤノン株式会社
東京都千代田区麹町二丁目
郵便番号102-8001

2003年11月11日

特許庁長官
Commissioner,
Japan Patent Office

今井康夫



(●)

【書類名】 特許願
【整理番号】 4769036
【提出日】 平成14年10月21日
【あて先】 特許庁長官殿
【国際特許分類】 H01J 31/00
【発明の名称】 接合方法
【請求項の数】 1
【発明者】
【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内
【氏名】 長谷川 光利
【発明者】
【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内
【氏名】 時岡 正樹
【発明者】
【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社内
【氏名】 三浦 徳孝
【特許出願人】
【識別番号】 000001007
【氏名又は名称】 キヤノン株式会社
【代理人】
【識別番号】 100096828
【弁理士】
【氏名又は名称】 渡辺 敬介
【電話番号】 03-3501-2138

【選任した代理人】

【識別番号】 100059410

【弁理士】

【氏名又は名称】 豊田 善雄

【電話番号】 03-3501-2138

【選任した代理人】

【識別番号】 100110870

【弁理士】

【氏名又は名称】 山口 芳広

【電話番号】 03-3501-2138

【手数料の表示】

【予納台帳番号】 004938

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0101029

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 接合方法

【特許請求の範囲】

【請求項 1】 接合材を用いた接合方法であって、

第1の部材に下地を設ける工程と、

該下地上に接合材を設ける工程と、

第2の部材に前記接合材とは異なる接触部材を設ける工程と、

前記接合材と前記接触部材とを接触させ、前記第1の部材と前記第2の部材との接合を行う工程と、

を有しており、

前記下地は、前記接合材の該下地に対する濡れ性が前記第1の部材の前記下地を設けていない面に対する濡れ性よりも良好なものであり、

前記接合材の前記接触部材に対する接合性は、前記接合材の前記第2の部材の前記接触部材を設けていない面に対する接合性よりも良好なものであることを特徴とする接合方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、部材間の接合方法に関する。またその接合方法を用いた気密容器もしくは画像表示装置の製造方法に関する。

【0002】

【従来の技術】

現在、画像表示装置として、ブラウン管（C R T）が広く一般に用いられている。最近では、表示画面が30インチを超える様なブラウン管も登場している。しかしながら、ブラウン管ではその表示画面を大きくするためには、画面に応じて奥行きをより大きくとる必要があり、また重たくなる。そのため、より大きな画面で迫力ある画像を見たいという消費者の要望に答えるには、ブラウン管では、より大きな設置スペースが必要になり、適しているとは言い難い。そのため、大きく重いブラウン管（C R T）に代わって壁掛けできる様に、低消費電力で薄

く軽く大画面な平板状画像表示装置の登場が期待されている。

【0003】

平板状画像表示装置としては、例えば、紫外光を蛍光体に照射することで蛍光体を励起し発光させるプラズマディスプレイパネル（PDP）、電界放出型電子放出素子（FE）や表面伝導型電子放出素子を電子源として用い、上記電子放出素子から放出された電子を蛍光体に照射することで蛍光体を励起し発光させる平板状画像表示装置などがある。PDPは40インチ程度の大画面のものが市販され始めている。

【0004】

さて、上記のような電子源を使って画像表示装置を形成するためには、電子源の基板と蛍光体を形成した基板とを接合する必要がある。

【0005】

2つの部材の接合を行う方法、及びそれによる真空外囲器の製造方法、及びそれによる画像表示装置の製造方法に関して、例えば特許文献1が知られている。この特許文献1には、金属封着材を下地上に充填し、封着を行う構成が開示されている。

【0006】

また特許文献2には、インジウムとシリコーン接着剤を枠上に並べて配置して封着を行う構成が開示されている。

【0007】

これらの電子放出素子を多数配置した電子源基板を用いて構成した表示パネルの模式図を図13に示す。また、図21は、表示パネル（外囲器90）周辺部の概略断面構造を示している。

【0008】

図13、図21において、81は電子放出素子（不図示）が多数配置された電子源基板を指し、リアプレートとも呼ぶ。82はガラス基板の内面に蛍光膜とメタルバック等が形成されたフェースプレートである。86は支持枠である。

【0009】

外囲器90は、リアプレート81、支持枠86及びフェースプレート82を接

着し、封着することによって構成されている。以下、外囲器 90 の封着手順を簡単に説明する。

【0010】

先ず、リアプレート 81 と支持枠 86 はフリットガラス 202 によって予め接合させておく。

【0011】

次に、パネル接合材料として In 膜 93 を半田付けにて、支持枠 86 とフェースプレート 82 に設ける。この時、支持枠 86 とフェースプレート 82 への In 膜 93 の密着性を高めるために、下地層として銀ペースト膜 204 を設ける。

【0012】

その後、真空チャンバー中で、In の融点以上の温度で In 膜 93 を介して支持枠 86 とフェースプレート 82 を接合することで、封着して、外囲器 90 を構成する。

【0013】

【特許文献 1】

特開 2002-184313 号公報

【特許文献 2】

特開 2002-182585 号公報

【0014】

【発明が解決しようとする課題】

本願にかかる発明の一つは、信頼性の高い接合を実現することができる新規な接合方法を提供することを目的の一つとする。

また、本願にかかる発明の一つは、気密状態を高い信頼性を持って維持できる外囲器の製造方法、更には、高真空で電子放出素子性能の高く、表示品位の良い画像表示装置の製造方法を提供することを目的の一つとする。

【0015】

【課題を解決するための手段】

本発明者は接合方法について鋭意検討した結果、第 1 の部材と第 2 の部材とを接合材を用いて接合する方法にかかる第 1 の発明として、

第1の部材に下地を設ける工程と、
該下地上に接合材を設ける工程と、
第2の部材に前記接合材とは異なる接触部材を設ける工程と、
前記接合材と前記接触部材とを接触させ、前記第1の部材と前記第2の部材との接合を行う工程と、
を有しており、
前記下地は、前記接合材の該下地に対する濡れ性が前記第1の部材の前記下地を設けていない面に対する濡れ性よりも良好なものであり、
前記接合材の前記接触部材に対する接合性は、前記接合材の前記第2の部材の前記接触部材を設けていない面に対する接合性よりも良好なものであることを特徴とする接合方法を発明した。

【0016】

【発明の実施の形態】

上述の第1の発明において、第1の部材上に濡れ性を向上させる下地を設けておくことにより、接合材が良好な均一性を持って下地上に位置した状態を実現することができる。特にこれは接合材が下地に接触している状態で少なくとも接合材の一部が溶融する状態を履歴することによって好適に実現することができる。具体的には、接合材を下地上に配置する際に、接合材が溶融する状態で配置するようにしたり、接合材を下地上に配置した後接合材を溶融させることによって実現可能である。

【0017】

本願は上述の第1の発明のみでなく複数の発明を含んでいる。以下でいくつかの発明を列挙する。

【0018】

【第2の発明】

前記第1の発明において、前記接合材は金属からなることを特徴とする。なおこの金属としては低融点金属が好ましい。またここでいう接合材は低融点であることが望ましく、具体的には融点が200°C以下である接合材を用いるのが好適である。すなわち、好適には融点が200°C以下の金属を接合材として用いるの

が好適である。

【0019】

[第3の発明]

前記第1もしくは第2の発明において、前記下地は金属からなることを特徴とする。

【0020】

[第4の発明]

前記第1ないし第3の発明のいずれかにおいて、前記接触部材は酸化膜からなることを特徴とする。

【0021】

[第5の発明]

前記第4の発明において、前記酸化膜はSiO₂からなることを特徴とする。

【0022】

[第6の発明]

前記第4の発明において、前記酸化膜はPbOからなることを特徴とする。

【0023】

[第7の発明]

前記第1ないし第6の発明のいずれかにおいて、前記接合材を配置する工程において前記接合材が少なくとも部分的に溶融する温度で前記下地上への配置を行うことを特徴とする。

【0024】

[第8の発明]

前記第1ないし第7の発明のいずれかにおいて、前記接合材を配置する工程の後、前記接合を行う工程が完了するまでに経る最高温度では、前記接合材は少なくとも部分的に溶融することを特徴とする。

【0025】

[第9の発明]

前記第8の発明において、前記最高温度では前記接触部材は溶融しないことを特徴とする。

【0026】

[第10の発明]

前記第1ないし第9の発明のいずれかにおいて、前記下地上に配置された前記接合材は前記接触部材と接触する位置に酸化層を有していることを特徴とする。本願にかかる発明によれば、接合材の表面に酸化物が存在しても、接触部材を設けておくことにより良好な接合性を実現することができる。例えば、接合材を下地上に配置する際に、接合材を加熱しながら配置する構成や、及びもしくは大気中で配置する構成を採用すると、接合材の表面は酸化しやすい。このような場合でも本願にかかる発明を採用することにより好適な接合を実現することが可能である。

【0027】

[第11の発明]

前記第1ないし第10の発明のいずれかにおいて、前記接触部材は、前記接合材と接合されたときの接合性が、該接触部材に代えて前記下地と同一の部材を第2の部材に設けて前記接合材と接合させた時の接合性よりも良好なものであることを特徴とする。

【0028】

[第12の発明]

前記第1ないし第11の発明のいずれかにおいて、前記接合を行う工程は減圧雰囲気で行うこととする。

【0029】

[第13の発明]

前記第1ないし第12の発明のいずれかにおいて、前記接合材と前記接触部材を接触させるときの温度は前記接触部材が流動しない温度であることを特徴とする。特に、前記接合材と前記接触部材とを接触させる前、特には、前記接合材を下地上に配置した後でかつ前記接合材と前記接触部材を接触させる前に、前記接合材が流動性が高い状態になる温度を履歴させる発明を本願は含んでいるが、その発明においては特に、接合材と接触部材とを接触させるときには、前記流動性が高い状態になる前記温度よりも温度を低くして、流動性を抑制した状態で接触さ

せるようにすると好適である。

【0030】

[第14の発明]

接合材を用いた接合方法であって、
表面に金属が露出した第1の部材を準備する工程と、
該金属上に該金属とは組成の異なる金属接合材を設ける工程と、
第2の部材に前記金属接合材とは材料の異なる接触部材を配置する工程と、
前記金属接合材を配置した前記第1部材と、前記接触部材を配置した前記第2
の部材とを近接させて前記金属接合材と前記接触部材とを接触させ、前記第1の
部材と前記第2の部材との接合を行う工程と、
を有しており、
前記金属接合材がその上に設けられる前記金属は、銀、金、白金、もしくはそ
れらの少なくともいずれかを含む合金であり、
前記金属上に配置された前記金属接合材は前記接触部材と接触する位置に酸化
層を有しており、前記接触部材は酸化膜からなり、該酸化膜はSiO₂もしくは
PbOからなることを特徴とする接合方法。

【0031】

[第15の発明]

第1の基板と該第1の基板と対向する第2の基板と、該第1の基板及び第2の
基板の間にあって周囲を包囲する包囲部材とを有し、気密を保持する外囲器の製
造方法において、前記包囲部材と前記第1の基板とを第1ないし第14の発明い
ずれかの接合方法を用いて接合することを特徴とする外囲器の製造方法。

【0032】

[第16の発明]

外囲器と、該外囲器内に配置された画像表示手段とを備える画像表示装置の製
造方法において、前記外囲器を前記第15の発明の製造方法を用いて製造するこ
とを特徴とする画像表示装置の製造方法。

【0033】

[第17の発明]

前記第16の発明において、前記画像表示手段は、電子放出素子と蛍光体とを有することを特徴とする。

【0034】

[第18の発明]

前記第16もしくは第17の発明において、画像表示手段として、外囲器の外部から供給される信号により駆動される表示素子と、外部から該信号を該表示素子に供給する配線とを有しており、前記接触部材は第2の部材上に設けられる前記配線の上に設けられることを特徴とする。

【0035】

ここで本願にかかる発明における濡れ性の差異は次のようにして確認できる。すなわち、前記第1の部材の前記下地に前記接合材を塗布したときの広がり幅を測定する。次に前記下地を設けていない第1の部材に、同条件で前記接合材を塗布したときの広がり幅を測定する。下地に塗布した接合材の広がり幅を下地を設けていない第1の部材に塗布した接合材の広がり幅で割ったものが1よりも大きければ接合材の下地に対する濡れ性が下地を設けていない第1の部材の面に対する濡れ性よりも良好であることが確認できたことになる。

【0036】

また前記接合材の前記接触部材に対する接合性が前記接合材の前記第2の部材の前記接触部材を設けていない面に対する接合性よりも良好なものであることは次のようにして確認できる。すなわち、本発明の接合方法を用いて第1の気密容器を構成する。この気密容器には通気管を設けておく。この第1の気密容器を10個作る。この気密容器を形成したときと同じ条件で、前記接触部材を設けていない第2の部材を用いて第2の気密容器を形成する。この第2の気密容器にも通気管を設けておく。この第2の気密容器も10個作る。これらの気密容器にヘリウムを吹き付ける。そしてそれぞれの気密容器の通気管につないだヘリウムリーキディテクタを用いて内部に侵入したヘリウムの量を測定する。このときの測定条件としては、上記20個の気密容器のうちの少なくともいずれか5つにおいて $1 \times 10^{-12} \text{ Pa} \cdot \text{m}^3/\text{s}$ 以上のヘリウム量が検出される条件とする。具体的には、最初に接合部に引き剥がし方向に力がかからないようにして上記20個の気

密容器それぞれのヘリウム量を測定する。このとき、上記20個の気密容器のうち $1 \times 10^{-12} \text{ Pa} \cdot \text{m}^3/\text{s}$ 以上のヘリウム量が検出された気密容器が4つ以下であれば、接合部にわずかに引き剥がし方向の力を加えて上記20個の気密容器それぞれのヘリウム量を測定する。その条件でも $1 \times 10^{-12} \text{ Pa} \cdot \text{m}^3/\text{s}$ 以上のヘリウム量が検出された気密容器の総数が5個以上にならない場合は、更に引き剥がし方向の力を増やして上記20個の気密容器のヘリウム量を測定する。所定の引き剥がし力を印加した一連の測定（もしくは引き剥がし力を印加しない最初の一連の測定）が終了した時点で、 $1 \times 10^{-12} \text{ Pa} \cdot \text{m}^3/\text{s}$ 以上のヘリウム量が検出された気密容器の数が5個以上になった場合は、測定を終了する。その時点で、検出したヘリウム量が $1 \times 10^{-12} \text{ Pa} \cdot \text{m}^3/\text{s}$ 以上でない気密容器を良品とし、その良品率を比較する。第1の気密容器の良品率が第2の気密容器の良品率よりも高ければ、前記接合材の前記接触部材に対する接合性は前記接合材の前記第2の部材の前記接触部材を設けていない面に対する接合性よりも良好なものであることが確認できたことになる。

【0037】

以下に図面を参照して、本発明の好適な実施の形態を例示的に詳しく説明する。ただし、この実施の形態に記載されている構成部品の寸法、材質、形状、その相対配置などは、本発明の範囲をそれらのみに限定する趣旨のものではない。

【0038】

本実施の形態の電子源に配置される電子放出素子としては、図20に例示した構成が挙げられる。

【0039】

基板21はガラス等からなり、その大きさおよびその厚みは、その上に設置される電子放出素子の個数、および個々の素子の設計形状、および電子源の使用時に容器の一部を構成する場合には、その容器を真空に保持するための耐大気圧構造等の力学的条件等に依存して適宜設定される。

【0040】

ガラスの材質としては、廉価な青板ガラスを使うことができる。更に、ガラス基板の上に、シリコン酸化膜を形成した基板を用いるのが好ましい。青板ガラス

を基板として用いる場合には特に、このシリコン酸化膜をナトリウムブロック層として用いることができる。このシリコン酸化膜は厚さ $0.5\text{ }\mu\text{m}$ 程度に形成するのが好適である。またこのシリコン酸化膜はスパッタ方により好適に形成できる。またナトリウムが少ないガラスや、石英基板も本願発明の実施形態の基板として用いることができる。

【0041】

素子電極22、23の材料としては、一般的な導体材料が用いられ、例えばNi、Cr、Au、Mo、Pt、Ti等の金属やPd-Ag等の金属が好適であり、あるいは金属酸化物とガラス等から構成される印刷導体や、ITO等の透明導電体等から適宜選択され、その膜厚は、好ましくは数百Åから数 μm の範囲が適当である。

【0042】

素子電極間隔L、素子電極長さW、素子電極22、23の形状等は、実素子が応用される形態等に応じて適宜設計されるが、間隔Lは好ましくは数千Åから1mmであり、より好ましくは素子電極間に印加する電圧等を考慮して $1\text{ }\mu\text{m}$ から $100\text{ }\mu\text{m}$ の範囲である。また、素子電極長さWは、好ましくは電極の抵抗値、電子放出特性を考慮して、数 μm から数百 μm の範囲である。

【0043】

電子源となる導電性膜（素子膜）27は、素子電極22、23を跨ぐ形で形成される。

【0044】

導電性膜27としては、良好な電子放出特性を得るために、微粒子で構成された微粒子膜が特に好ましい。またその膜厚は、素子電極22、23へのステップカバレージ、素子電極間の抵抗値、および後述するフォーミング処理条件等を考慮して適宜設定されるが、好ましくは数Åから数千Åであり、特に好ましくは10Åから $500\text{ }\text{\AA}$ の範囲とするのが良い。そのシート抵抗値は、好ましくは $10^3\sim 10^7\Omega/\square$ である。

【0045】

導電性膜材料には、一般にはパラジウムPdが適しているが、これに限ったも

のではない。また成膜方法も、スパッタ法、溶液塗布後に焼成する方法などが適宜用いられる。

【0046】

電子放出部28は、例えば以下に説明するような通電処理によって形成することができる。尚、図示の便宜から、電子放出部28は導電性膜27の中央に矩形の形状で示したが、これは模式的なものであり、実際の電子放出部の位置や形状を忠実に表現しているわけではない。

【0047】

所定の真空度のもとで素子電極22、23間に不図示の電源より通電すると、導電性膜27の部位に、構造の変化した間隙（亀裂）が形成される。この間隙領域が電子放出部28を構成する。尚、このフォーミングにより形成した間隙付近からも、所定の電圧下では電子放出が起こるが、この状態ではまだ電子放出効率が非常に低いものである。

【0048】

通電フォーミングの電圧波形の例を図9に示す。電圧波形は、特にパルス波形が好ましい。これにはパルス波高値を定電圧としたパルスを連続的に印加する図9(a)に示した手法と、パルス波高値を増加させながらパルスを印加する図9(b)に示した手法がある。

【0049】

まず、パルス波高値を定電圧とした場合について図9(a)で説明する。図9(a)におけるT1及びT2は電圧波形のパルス幅とパルス間隔である。通常、T1は $1\mu\text{秒} \sim 10\text{m秒}$ 、T2は $10\mu\text{秒} \sim 100\text{m秒}$ の範囲で設定される。三角波の波高値（通電フォーミング時のピーク電圧）は、電子放出素子の形態に応じて適宜選択される。このような条件のもと、例えば、数秒から数十分間電圧を印加する。パルス波形は、三角波に限定されるものではなく、矩形波等の所望の波形を採用することができる。

【0050】

次に、パルス波高値を増加させながら電圧パルスを印加する場合について図9(b)で説明する。図9(b)におけるT1及びT2は、図9(a)に示したの

と同様とすることができます。三角波の波高値（通電フォーミング時のピーク電圧）は、例えば0.1Vステップ程度づつ、増加させることができます。

【0051】

通電フォーミング処理の終了は、パルス電圧印加中の素子に流れる電流を測定して抵抗値を求めて、例えば $1\text{ M}\Omega$ 以上の抵抗を示した時に通電フォーミングを終了させることができます。

【0052】

このフォーミング処理後の状態では電子発生効率は非常に低いものである。よって電子放出効率を上げるために、上記素子に活性化と呼ばれる処理を行うことが望ましい。

【0053】

この活性化処理は、有機化合物が存在する適当な真空度のもとで、パルス電圧を素子電極22, 23間に繰り返し印加することによって行うことができる。そして炭素原子を含むガスを導入し、それに由来する炭素あるいは炭素化合物を、前記間隙（亀裂）近傍にカーボン膜として堆積させる。

【0054】

本工程の一例を説明すると、例えばカーボン源としてトルニトリルを用い、スローリークバルブを通して真空空間内に導入し、 $1.3 \times 10^{-4}\text{ Pa}$ 程度を維持する。導入するトルニトリルの圧力は、真空装置の形状や真空装置に使用している部材等によって若干影響されるが、 $1 \times 10^{-5}\text{ Pa} \sim 1 \times 10^{-2}\text{ Pa}$ 程度が好適である。

【0055】

図12に、活性化工程で用いられる電圧印加の好ましい一例を示した。印加する最大電圧値は、10～20Vの範囲で適宜選択される。

【0056】

図12(a)に於いて、T1は電圧波形の正と負のパルス幅、T2はパルス間隔であり、電圧値は正負の絶対値が等しく設定されている。また、図12(b)に於いて、T1およびT1'はそれぞれ電圧波形の正と負のパルス幅、T2はパルス間隔であり、 $T1 > T1'$ 、電圧値は正負の絶対値が等しく設定されている

○
【0057】

このとき、放出電流 I_e がほぼ飽和に達した時点で通電を停止し、スローリーカバルブを閉め、活性化処理を終了する。

【0058】

以上の工程により図20に示したような電子放出素子を作製することができる

○

【0059】

上述のような素子構成と製造方法によって作製された電子放出素子の基本特性について図10、図11を用いて説明する。

【0060】

図10は、前述した構成を有する電子放出素子の電子放出特性を測定するための測定評価装置の概略図である。図10において、51は素子に素子電圧 V_f を印加するための電源、50は素子の電極部を流れる素子電流 I_f を測定するための電流計、54は素子の電子放出部より放出される放出電流 I_e を捕捉するためのアノード電極、53はアノード電極54に電圧を印加するための高圧電源、52は素子の電子放出部より放出される放出電流 I_e を測定するための電流計である。

【0061】

電子放出素子の素子電極22、23間を流れる素子電流 I_f 、及びアノードへの放出電流 I_e の測定にあたっては、素子電極22、23に電源51と電流計50とを接続し、該電子放出素子の上方に電源53と電流計52とを接続したアノード電極54を配置している。

【0062】

また、本電子放出素子およびアノード電極54は真空装置55内に設置され、その真空装置には排気ポンプ56および真空計等の真空装置に必要な機器が具備されており、所望の真空下で本素子の測定評価を行えるようになっている。なお、アノード電極54の電圧は1kV～10kV、アノード電極と電子放出素子との距離Hは2mm～8mmの範囲で測定した。

【0063】

図10に示した測定評価装置により測定された放出電流 I_e および素子電流 I_f と素子電圧 V_f の関係の典型的な例を図11に示す。なお、放出電流 I_e と素子電流 I_f は大きさが著しく異なるが、図11では I_f 、 I_e の変化の定性的な比較検討のために、リニアスケールで縦軸を任意単位で表記した。

【0064】

本電子放出素子は放出電流 I_e に対する三つの特徴を有する。

【0065】

まず第一に、図11からも明らかなように、本素子はある電圧（しきい値電圧と呼ぶ、図11中の V_{th} ）以上の素子電圧を印加すると急激に放出電流 I_e が増加し、一方しきい値電圧 V_{th} 以下では放出電流 I_e がほとんど検出されない。すなわち、放出電流 I_e に対する明確なしきい値電圧 V_{th} を持った非線形素子としての特性を示しているのが判る。

【0066】

第二に、放出電流 I_e が素子電圧 V_f に依存するため、放出電流 I_e は素子電圧 V_f で制御できる。

【0067】

第三に、アノード電極54に捕捉される放出電荷は、素子電圧 V_f を印加する時間に依存する。すなわち、アノード電極54に捕捉される電荷量は、素子電圧 V_f を印加する時間により制御できる。

【0068】

次に、本実施の形態に係る電子源及び画像表示装置について説明する。

【0069】

本実施の形態に係る電子源の基本構成としては、例えば図2に示すような構成が挙げられる。この電子源は、基板81上に、複数のY方向配線（下配線）24と、このY方向配線24の上に絶縁層25を介して複数のX方向配線（上配線）26が形成され、該両方向配線の交差部近傍にそれぞれ、電極対（素子電極22、23）を含む電子放出素子が配設されているものである。

【0070】

本実施の形態に係る画像表示装置は、図2に例示したような電子源を用いて構成されるものであり、その基本構成について、図13を用いて説明する。

【0071】

図13において、81は上記の電子源、82はガラス基板83の内面に蛍光膜84とメタルバック85等が形成されたフェースプレート、86は支持枠である。電子源81、支持枠86及びフェースプレート82を前述のようなIn膜などの接合部材及びフリットガラス等によって接着し、400～500℃で、10分以上焼成することで、封着して、外囲器90を構成する。

【0072】

尚、フェースプレート82と電子源基板81との間に、スペーサーと呼ばれる不図示の支持体を設置することにより、大面積パネルの場合にも大気圧に対して十分な強度を持つ外囲器90を構成することもできる。

【0073】

本実施の形態の外囲器の製造方法は、電子源基板81もしくはフェースプレート82のどちらか一方に支持枠86を予めフリットガラス等により接合し、電子源基板81とフェースプレート82との間に所定の空隙を設けて外囲器90を構成するに際し、支持枠86の接合面に下地を設け、この下地上に接合材を設ける。この時、前記下地としては、前記接合材の該下地に対する濡れ性が支持枠86の前記下地を設けていない面に対する濡れ性よりも良好なものが用いられる。

【0074】

前記接合材としては金属が好ましく、低融点金属を好適に採用することができる。融点が200℃以下の接合材を用いるのが好適である。また金属を接合材として用いる場合、該金属としてインジウムやインジウムを含む合金を好適に採用できる。

【0075】

また、前記下地としては金属が好ましく、特に好適には酸化されにくい金属を採用することができる。前記下地は前記接合材とは異なる組成であることが望ましい。特に前記接合材に金属を用いる場合に、この下地としては前記接合材の金属よりも酸化されにくい金属を用いるのが好適である。酸化のされにくさは標

準酸化還元電位の大小で規定されるものである。この下地としては銀、金、白金もしくはそれらの少なくともいずれかを含む合金が好適である。

【0076】

また、他方の基板（支持枠86を接合していない基板）の前記接合材の対向する位置に前記接合材とは組成の異なる接触部材を設ける。この時、前記接合材の前記接触部材に対する接合性は、前記接合材の前記他方の基板（支持枠86を接合していない基板）の前記接触部材を設けていない面に対する接合性よりも良好なものである。

【0077】

前記接触部材としては酸化膜が好ましく、具体的にはSiO₂もしくはPbOが好適である。

【0078】

また、前記下地と前記接触部材とはその材料もしくは形状もしくは材料と形状の両方が異なる部材であることが好ましい。前記下地と同一の部材を前記接触部材として用いることも可能ではあるが、濡れ性の良好性と、結合性は必ず両立することが保証されるものではない。特に接合材が表面に酸化層を有している場合には、この両立が難しくなってくる。

【0079】

本発明の接合方法は、前記接合を行う工程を減圧雰囲気で行う場合に特に好適に採用でき、また接合材を前記下地上に設ける工程を前記接合材の少なくとも表面が酸化される雰囲気で行う場合に特に好適に採用できる。

【0080】

また本発明の接合方法は、前記接合材を下地上に配置するときに、融解させて配置する場合に特に好適に採用できる。

【0081】

尚、本実施の形態の画像表示装置における真空封着部の具体的な構成例及び作用等については、後述の実施例にて詳しく説明する。

【0082】

本実施例の気密容器である外囲器の封着時の内部圧力（全圧）は10⁻⁵Pa以

下である。この圧力を達成し、かつ外囲器90の封止後の真空中を維持するためには、ゲッタ処理を行った。

【0083】

上述のゲッタには蒸着型と非蒸発型があり、蒸着型ゲッタはBa等を主成分とする合金を、外囲器90内で通電あるいは高周波により加熱し、容器内壁に蒸着膜を形成（ゲッタフラッシュ）し、活性なゲッタ金属面により内部で発生したガスを吸着して高真空中を維持するものである。

【0084】

一方、非蒸発型ゲッタは、Ti, Zr, V, Al, Fe等のゲッタ材を配置し、真空中で加熱して、ガス吸着特性を得る「ゲッタ活性化」を行うことにより、放出ガスを吸着することができる。

【0085】

一般に、平面型画像表示装置は、薄いために真空中を維持する蒸着型ゲッタの設置領域や瞬時放電のためのフラッシュ領域が十分確保できず、画像表示エリア外の支持枠近傍にそれらを設置している。よって、画像表示の中央部とゲッタ設置領域とのコンダクタンスが小さくなり、電子放出素子や蛍光体の中央部での実効排気速度が小さくなってしまう。

【0086】

電子源と画像表示部材を有する画像表示装置において、好ましくないガスを発生させる部分は、主に電子ビームにより照射される画像表示領域である。そのため、蛍光体及び電子源を高真空中で保持したい場合には、放出ガスの発生源である蛍光体や電子源近傍に非蒸発型ゲッタを配置するのが好適である。

【0087】

図2に示したような単純マトリクス配置の電子源を用いて構成した表示パネルを利用した、NTSC方式のテレビ信号に基づいたテレビジョン表示用の画像表示装置の構成例を、図15に示す。

【0088】

図15において、101は図13に示したような画像表示パネル（外囲器）、102は走査回路、103は制御回路、104はシフトレジスタ、105はライ

ンメモリ、106は同期信号分離回路、107は情報信号発生器、Vaは直流電圧源である。

【0089】

以上のように本発明による画像表示装置において、各電子放出素子に両方向配線を通じ、電圧を印加することにより電子放出させ、直流電圧源Vaに接続された高圧端子Hvを通じ、アノード電極であるメタルバック85に高圧を印加し、発生した電子ビームを加速し、蛍光膜84に衝突させることによって、画像を表示することができる。

【0090】

この時、本実施の形態の画像表示装置の製造方法では、接合部分における真空リークの発生を極めて効果的に抑えることができ、長期にわたり良質な画像を表示することができるものである。

【0091】

ここで述べた画像表示装置の構成は、本発明の画像表示装置の一例であり、本発明の技術思想に基づいて種々の変形が可能である。入力信号についてはNTSC方式を挙げたが、入力信号はこれに限られるものではなく、PAL、HDTVなどでも同じである。

【0092】

【実施例】

以下、本発明の実施例を説明するが、本発明はこれらの実施例に限定されるものではない。

【0093】

[実施例1]

本実施例は、図2に示したような多数の表面伝導型電子放出素子をマトリクス配線接続してなる電子源を製造し、この電子源を用いて図13に示したような画像表示装置を製造した例である。

【0094】

先ず、電子源の基板81に、電子放出素子として図20に示すタイプの電子放出素子を作成した。

【0095】

以下、本実施例の電子源の製造方法を、図2乃至図8等を参照しつつ説明する。

【0096】

(素子電極の形成)

ガラス基板81上に、スパッタ法によってまず下引き層としてチタニウムTi(厚さ5nm)、その上に白金Pt(厚さ40nm)を成膜した後、ホトレジストを塗布し、露光、現像、エッチングという一連のフォトリソグラフィー法によってパターニングして素子電極2, 3を形成した(図3参照)。なお、本実施例では素子電極の間隔Lは10μm、対向する長さWは100μmとした。

【0097】

(Y方向配線の形成)

Y方向配線24とX方向配線26の配線材料に関しては、多数の表面伝導型電子放出素子にほぼ均等な電圧が供給されるように低抵抗である事が望まれ、材料、膜厚、配線巾等が適宜設定される。

【0098】

Y方向配線24は、銀(Ag)ペーストインキをスクリーン印刷した後乾燥させてから、420℃前後の温度で焼成して形成した(図4参照)。係るY方向配線24は、Y方向に配列された各素子電極対の一方と接続されており、パネル化した後は走査電極として作用する。このY方向配線24の厚さは約15μm、線幅は約100μmである。尚、外部駆動回路への引出し配線もこれと同様の方法で形成した。

【0099】

(層間絶縁層の形成)

X及びY方向配線を絶縁するために、層間絶縁層25を形成する。後述のX方向配線と先に形成したY方向配線(走査信号配線)24との交差部を覆うように、かつX方向配線と他方の素子電極との電気的接続が可能なように、各素子に対応した接続部にコンタクトホールを開けて形成した(図5参照)。

【0100】

具体的には、フォトガラスペーストを基板全面にスクリーン印刷した後、所定のパターンを有するフォトマスクを使った露光に引き続き、現像し、焼成した。本実施例では印刷ー露光ー現像ー焼成の工程を4回繰り返して積層した。なお、焼成は480°C前後の温度で行った。この層間絶縁層25の厚みは、全体で約30μmであり、幅は150μmである。

【0101】

(X方向配線の形成)

共通配線としてのX方向配線26は、X方向に配列された各素子電極対の他方に接して、それらを連結するようにライン状のパターンで形成した(図6参照)。材料には銀(Ag)フォトペーストインキを用い、スクリーン印刷した後、乾燥させてから、所定のパターンのフォトマスクを使って露光した後、現像した。この後480°C前後の温度で焼成して配線を形成した。尚、X方向配線26の厚さは約10μm、線幅は約50μmである。

【0102】

このようにしてXYマトリクス配線を有する基板が形成された。

【0103】

(導電性膜の形成)

次に、上記基板を十分にクリーニングした後、撥水剤を含む溶液で表面を処理し、表面が疎水性になるようにした。これはこの後塗布する導電性膜形成用の水溶液が、素子電極上に適度な広がりをもって配置されるようとするためである。

【0104】

その後、素子電極22、23間に導電性膜27を形成した。本工程を図8の模式図を用いて説明する。尚、基板81上における個々の素子電極の平面的ばらつきを補償するために、基板上の数箇所に於いてパターンの配置ずれを観測し、観測点間のポイントのずれ量は直線近似して位置補完し、導電性膜形成材料を塗付する事によって、全画素の位置ずれをなくして、対応した位置に的確に塗付するようにした。

【0105】

本実施例では、導電性膜27としてパラジウム膜を得る目的で、先ず水85：

イソプロピルアルコール（I P A）15からなる水溶液に、パラジウムープロリン錯体0.15重量%を溶解し、有機パラジウム含有溶液を得た。この他若干の添加剤を加えた。この溶液の液滴を、液滴付与手段71として、ピエゾ素子を用いたインクジェット噴射装置を用い、ドット径が $60\mu\text{m}$ となるように調整して素子電極間に付与した（図8（a））。

【0106】

その後、この基板を空気中にて、 350°C で10分間の加熱焼成処理をして酸化パラジウム（PdO）からなる導電性膜27'が形成された（図8（b））。ドットの直径は約 $60\mu\text{m}$ 、厚みは最大で 10nm の膜が得られた。

【0107】

（フォーミング工程）

次に、フォーミングと呼ばれる本工程に於いて、上記導電性膜27'を通電処理して内部に亀裂を生じさせ、電子放出部28を形成する（図8（c））。

【0108】

具体的な方法は、上記基板81の周囲の引出し配線部を残して、基板全体を覆うようにフード状の蓋をかぶせて基板81との間で内部に真空空間を作り、外部電源よりこの引出し配線の端子部から両方向配線24、26間に電圧を印加し、素子電極22、23間に通電することによって、導電性膜27'を局所的に破壊、変形もしくは変質させることにより、電気的に高抵抗な状態の電子放出部28を形成する。

【0109】

この時若干の水素ガスを含む真空雰囲気下で通電加熱すると、水素によって還元が促進され酸化パラジウムPdOからなる導電性膜27'がパラジウムPdからなる導電性膜27に変化する。

【0110】

この変化時に膜の還元収縮によって、一部に亀裂（間隙）が生じるが、この亀裂発生位置、及びその形状は元の膜の均一性に大きく影響される。多数の素子の特性ばらつきを抑えるには、上記亀裂は導電性膜27の中央部に起こり、かつなるべく直線状になることがなによりも望ましい。

【0111】

なおこのフォーミングにより形成した亀裂付近からも、所定の電圧下では電子放出が起こるが、現状の条件ではまだ発生効率が非常に低いものである。

【0112】

本実施例ではフォーミング処理に図9（b）に示した様なパルス波形を用い、T1を0.1msec、T2を50msecとした。印加した電圧は0.1Vから始めて5秒ごとに0.1Vステップ程度ずつ増加させた。通電フォーミング処理の終了は、パルス電圧印加時に素子に流れる電流を測定して抵抗値を求め、フォーミング処理前の抵抗に対して1000倍以上の抵抗を示した時点でフォーミングを終了した。

【0113】

（活性化工程）

前記のフォーミングと同様にフード状の蓋をかぶせて基板81との間で内部に真空間を作り、外部から両方向配線24、26を通じてパルス電圧を素子電極22、23間に繰り返し印加することによって行う。そして炭素原子を含むガスを導入し、それに由来する炭素あるいは炭素化合物を、前記亀裂近傍にカーボン膜として堆積させる。

【0114】

本実施例ではカーボン源としてトルニトリルを用い、スローリークバルブを通して真空間内に導入し、 1.3×10^{-4} Paを維持した。

【0115】

図12に、活性化工程で用いられる電圧印加の好ましい一例を示した。印加する最大電圧値は、10～20Vの範囲で適宜選択される。

【0116】

約60分後に放出電流Ieがほぼ飽和に達した時点で通電を停止し、スローリークバルブを閉め、活性化処理を終了した。

【0117】

以上の工程で、基板上に多数の電子放出素子をマトリクス配線接続してなる電子源を作製することができた。

【0118】

次に、上記の電子源を用いて画像表示装置を製造した。図1、図13及び図14を用いてその製造方法を説明する。

【0119】

図1は、本実施例における、画像表示装置の外囲器90の周辺部の概略断面構造を示す図である。

【0120】

図1において、81は電子放出素子が多数配置された電子源の基板を指し、リップレートと呼ぶ。82はガラス基板の内面に蛍光膜とメタルバックが形成されたフェースプレートである。

【0121】

図14はフェースプレート82上に設ける蛍光膜84の説明図である。蛍光膜84は、モノクロームの場合は蛍光体のみから成るが、カラーの蛍光膜の場合は、蛍光体の配列によりブラックストライプあるいはブラックマトリクスなどと呼ばれる黒色導電体91と蛍光体92とで構成される。ブラックストライプ、ブラックマトリクスが設けられる目的は、カラー表示の場合必要となる三原色蛍光体の、各蛍光体92間の塗り分け部を黒くすることで混色等を目立たなくすることと、蛍光膜84における外光反射によるコントラストの低下を抑制することである。

【0122】

また、蛍光膜84の内面側には通常メタルバック85が設けられる。メタルバックの目的は、蛍光体の発光のうち内面側への光をフェースプレート82側へ鏡面反射することにより輝度を向上すること、電子ビーム加速電圧を印加するためのアノード電極として作用すること等である。メタルバックは、蛍光膜作製後、蛍光膜の内面側表面の平滑化処理（通常フィルミングと呼ばれる）を行い、その後A1を真空蒸着等で堆積することで作製できる。

【0123】

本実施例ではフェースプレート82にはリアプレート81と同じくプラズマディスプレイ用電気ガラスであるアルカリ成分が少ないPD-200（旭硝子（株

) 製) の材料を用いている。

【0124】

フェースプレート82とリアプレート81との間に、スペーサー205（図1参照）と呼ばれる支持体を設置することにより、大面積パネルの場合にも大気圧に対して十分な強度を持つ外囲器90を構成することができる。

【0125】

支持枠86はリアプレート81にフリットガラス202によって接着され、400～500℃で、10分以上焼成することで固定されている。また、接合材であるIn膜93を介して支持枠86とフェースプレート82が接合されている。

【0126】

フリットガラス202によってリアプレート81に接着された支持枠86の高さに比べて、スペーサー205の高さが僅かに高くなるよう、それぞれの高さ形状を設定することで、接合後のIn膜93の厚みが決まるようになっている。よって、スペーサー205は、In膜93の厚み規定部材としても機能している。

【0127】

In膜93は、高温でもガス放出が少なく、低温の融点を持つために金属Inを用いている。金属、或いは合金を接合部材として用いた場合、溶媒やバインダを含んでいないため、融点で溶け出した時の放出ガスは非常に少ないので接合材として望ましい。

【0128】

第1の部材に相当する支持枠86には、下地層204を設ける。この下地層により界面での密着性を高めることができる。本実施例では、接合材である金属Inと濡れ性の良い銀を用いている。銀の下地層204は、銀ペーストをスクリーン印刷することにより容易に所望の形状に配置することができる。In膜93の下地層204としては、他にもITOやPtなどの金属薄膜を用いることができる。これらの下地層を真空蒸着法により設けても良い。

【0129】

第2の部材に相当するフェースプレート82には接触部材203を設ける。本実施例では、SiO₂を主成分とする膜であるSiO₂膜を用いている。SiO₂

の接触部材203は、SiO₂を主成分とした絶縁印刷ペーストをスクリーン印刷することにより設けた。接触部材203の形成方法としては、他にもゾルゲル液をスピンドルコート法やディップ法によって形成する方法や、スパッタ成膜等の真空蒸着法を用いることができる。

【0130】

フェースプレート82とリアプレート81を接合する、すなわち封着する前に予めIn膜93をパターニング形成する。図16で、リアプレート81に接着された支持枠86上にIn膜93を形成する方法を説明する。

【0131】

まず、支持枠86は、融けたInの下地に対する濡れ性を更に上げるために充分な温度で温められた状態で保持される。100℃以上の温度であれば充分である。銀ペーストによって形成した下地層204は、ガラス密着性が高いものの内部に気孔を多く含んだポーラスな膜である。よって、この実施例では融けたInを下地層204内部に充分含浸させるべく、融点以上の高い温度で融けたInを超音波半田ゴテ205により下地層204に半田付けして、In膜93を形成した。200℃以上の温度で融けている液体Inであれば充分である。金属Inは、常に半田ゴテ先端に供給されるよう、不図示のIn補給手段によって接合箇所に隨時補充されている。また、In膜93の膜厚は、接合後のIn膜93の厚みと比較して、充分に多くなるよう、超音波半田ゴテ205の移動スピードとInの供給量を調節してある。本実施例では、封着後のIn膜93の厚みが約300μmになるように、支持枠86に約500μmの膜厚で形成してある。なお下地上への接合材であるInの配置は大気圧雰囲気で行った。

【0132】

支持枠86に、図16で示した形成法によりIn膜93を形成した後、図17で示した封着方法によりパネルを接合させる。この工程以降は真空チャンバー中で行う。対向させたフェースプレート82とリアプレート81の間に一定の間隔を設けた状態で、両基板を保持し真空加熱する。基板からガスが放出され、その後室温に戻った時にパネル内部が充分な真空度となるよう、300℃以上の高温で基板の真空ベークを行う。この時点で、In膜93は融けた状態であり、流動

性が高い状態である。融けたInが流れ出さないようリアプレート81は充分な水準出しを行っている。真空ベークの後、Inの融点近傍まで温度を下げた上で、位置決め装置200により、フェースプレート82とリアプレート81との間隔を徐々に縮めていき、両基板の接合、すなわち封着を行う。融点近傍まで温度を下げるのは、融けた状態の液体Inの流動性を抑えて、接合時に不要な流れやはみ出しを防止するためである。

【0133】

図16で説明したIn膜93の形成法では、表面酸化膜が形成されている。本実施例では、In膜93の膜厚分布を少なくするために下地層204を用いている。またフェースプレート82側にはIn膜を形成しない構成を採用した。またフェースプレート82側の基板上に、接合材の表面に存在している酸化膜と接合されやすいSiO₂膜（接触部材203）をスクリーン印刷法で予め形成し、In膜（表面に酸化層を有するIn膜）が接合されやすいうようにした。

【0134】

このようにして図13に示されるような表示パネルを製造し、走査回路・制御回路・変調回路・直流電圧源などからなる駆動回路を接続し、平面状の画像表示装置を製造した。

【0135】

本実施例で電子源として作製した表面伝導型電子放出素子の基本的特性によれば、電子放出部からの放出電子は、しきい値電圧以上では対向する素子電極間に印加するパルス状電圧の波高値と巾によって制御され、その中間値によっても電流量が制御され、もって中間調表示が可能になる。

【0136】

また多数の表面伝導型電子放出素子を配置した場合においては、各ラインの走査線信号によって選択ラインを決め、各情報信号ラインを通じて個々の素子に上記パルス状電圧を適宜印加すれば、任意の素子に適宜電圧を印加する事が可能となり、各素子をONすることができる。

【0137】

本実施例の画像表示装置において、X方向端子とY方向端子を通じて、各電子

放出素子に時分割で所定電圧を印加し、高電圧端子H vを通じてメタルバック85に高電圧を印加することによって、任意のマトリクス画像パターンを画素欠陥の無い良好な画像品質で表示することができた。

【0138】

[実施例2]

図18及び図19に、本発明によるもう一つの実施例を示す。図18は外囲器周辺部の接合部の概略断面構造を、図19は接合時の概略図を示している。

【0139】

本実施例では、支持枠86とリアプレート81の接合もIn膜により行うものとした。すなわち、支持枠が第1の部材の相当し、フェースプレートとリアプレートの双方が第2の部材に相当する構成である。リアプレート81には素子に電圧印加するための配線が形成されている。接触部材203bはPbOを主成分とするPbO膜である。この接触部材は、接合材との接合性を向上するものであるとともに、接合材であるIn膜と配線が導通しないように絶縁する層を兼ねている。他は実施例1と同様である。第2の部材であるリアプレートにおいて、配線の上に層間絶縁層と接触部材とを兼ねるPbOを設けている状態を示す図が図23である。図23は図18を左側から見た図である。複数の配線を接触部材203bが覆っており、複数の配線が存在することによる凹凸をならす層を接触部材203bは兼ねている。実施例1と同様に、接触部材は外囲器の全周囲に渡って設けられ、接合は外囲器の全周囲に渡って実現される。

【0140】

本実施例ではフェースプレート側の接触部材203aとしてSiO₂を主成分とした膜を、リアプレート側の接触部材203bとしてPbOを主成分とした膜を用いたが適宜組み合わせを変えても有効である。

【0141】

さらに、前述の実施例1、2では、封着プロセスを真空環境下で行っているが、封着を大気雰囲気環境下で行い、後に別途設けた排気用基板穴からパネル内部を排気することで、真空間隙を有する外囲器90を形成する場合でも、本発明は有効である。

【0142】

以上説明した実施形態によると高真圧を維持できる外囲器を低成本に製造することが可能である。また、電子放出素子及びそれを電子源として用いた表示装置を作製するならば、高真圧で電子放出素子性能の高く、表示品位の良い画像表示装置を形成する事ができる。

【0143】**【発明の効果】**

本願にかかる発明によると、信頼性の高い接合を実現することが可能となる。

【図面の簡単な説明】**【図1】**

本発明による外囲器の周辺部の概略断面構造の一例を示す図である。

【図2】

本発明による画像表示装置に用いられる電子源の一構成例を模式的に示す平面図である。

【図3】

図2の電子源の製造工程を説明するための図である。

【図4】

図2の電子源の製造工程を説明するための図である。

【図5】

図2の電子源の製造工程を説明するための図である。

【図6】

図2の電子源の製造工程を説明するための図である。

【図7】

図2の電子源の製造工程を説明するための図である。

【図8】

図2の電子源の製造工程を説明するための図である。

【図9】

フォーミング電圧の例を示す図である。

【図10】

本発明に係る電子放出素子の特性を測定するための装置を模式的に示す図である。

【図11】

本発明に係る表面伝導型電子放出素子の素子電流及び放出電流と素子電圧との関係を示す図である。

【図12】

活性化電圧の例を示す図である。

【図13】

本発明に係る画像表示装置の一構成例を模式的に示す斜視図である。

【図14】

本発明に係る画像表示装置における蛍光膜の例を模式的に示す図である。

【図15】

本発明に係る画像表示装置の駆動回路の一例を示す図である。

【図16】

本発明におけるIn膜（接合材）の形成方法の一例を説明するための図である。

。

【図17】

本発明による封着方法の一例を示す概略構成図である。

【図18】

本発明による外囲器の周辺部の概略断面構造の一例を示す図である。

【図19】

本発明による封着方法の一例を示す概略構成図である。

【図20】

表面伝導型電子放出素子の一構成例を示す模式図である。

【図21】

従来の外囲器の周辺部の概略断面構造の一例を示す図である。

【図22】

従来の封着方法の一例を示す概略構成図である。

【図23】

本発明による外囲器の一例の周辺部の側面図である。

【符号の説明】

- 2 1 基板
- 2 2 素子電極
- 2 3 素子電極
- 2 4 Y方向配線
- 2 5 層間絶縁層
- 2 6 X方向配線
- 2 7 導電性膜（素子膜）
- 2 8 電子放出部
- 5 0 素子電流 I_f を測定するための電流計
- 5 1 素子に素子電圧 V_f を印加するための電源
- 5 2 放出電流 I_e を測定するための電流計
- 5 3 アノード電極に電圧を印加するための高圧電源
- 5 4 放出電流 I_e を捕捉するためのアノード電極
- 5 5 真空装置
- 5 6 排気ポンプ
- 7 1 液滴付与手段
- 8 1 電子源の基板（リアプレート）
- 8 2 フェースプレート
- 8 3 ガラス基板
- 8 4 蛍光膜
- 8 5 メタルバック
- 8 6 支持枠
- 9 0 外囲器（表示パネル）
- 9 1 黒色導電体
- 9 2 萤光体
- 9 3 I_n 膜（接合部材）

200 位置決め装置

202 フリットガラス

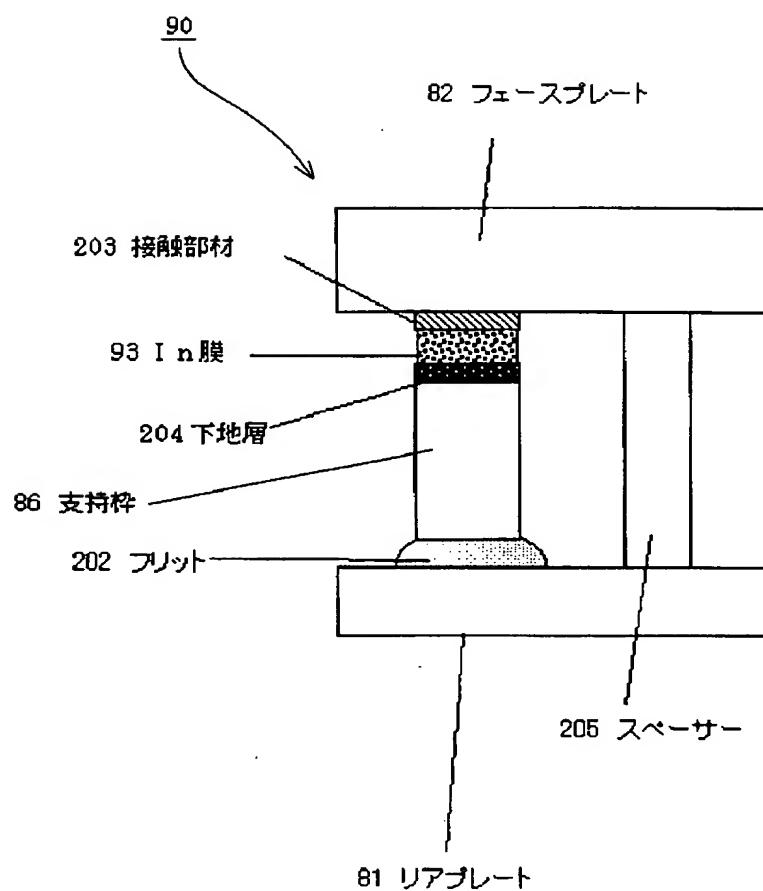
203 接触部材

204 下地層

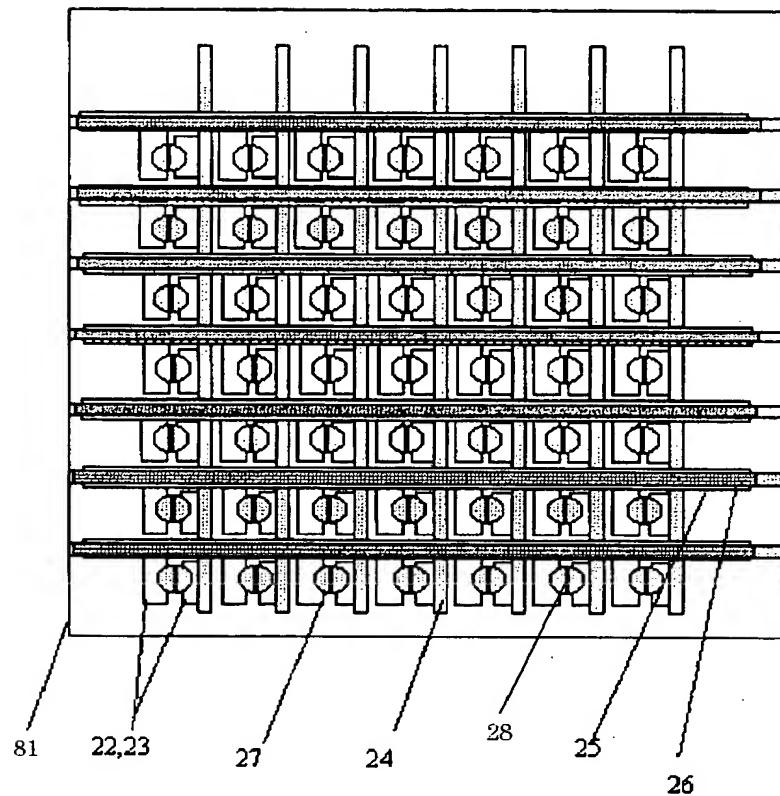
【書類名】

図面

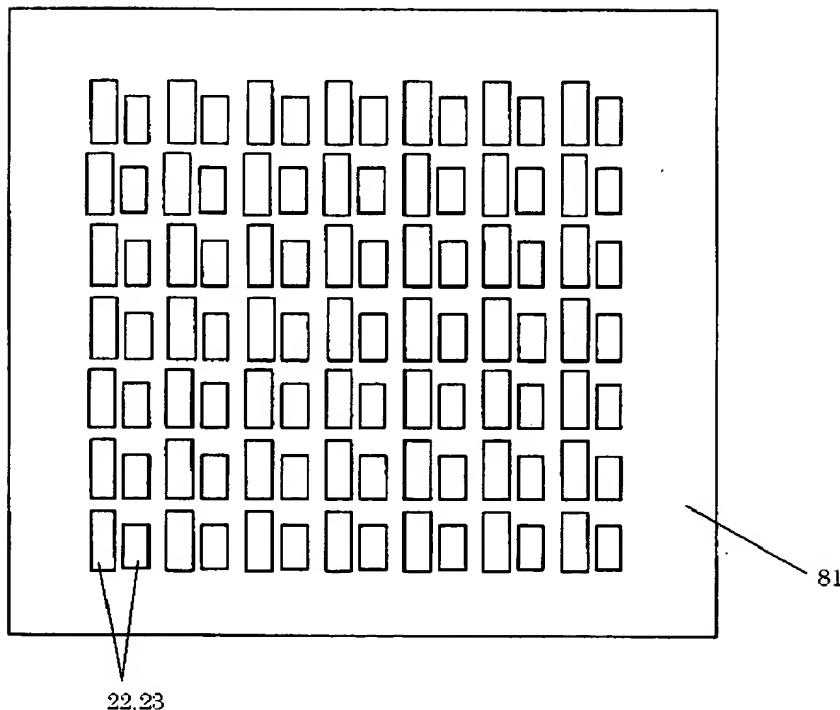
【図1】



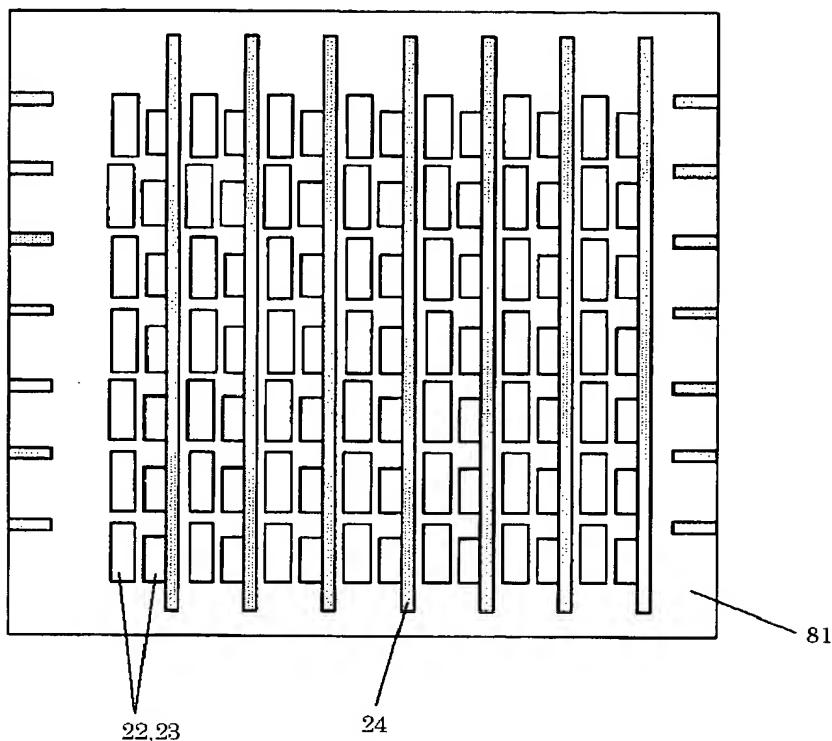
【図2】



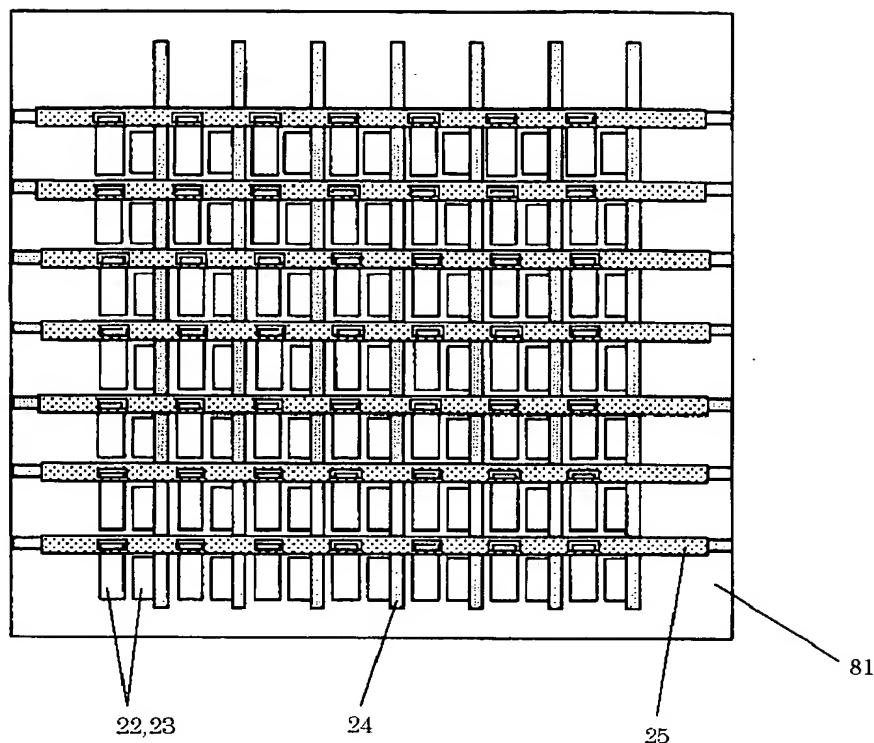
【図3】



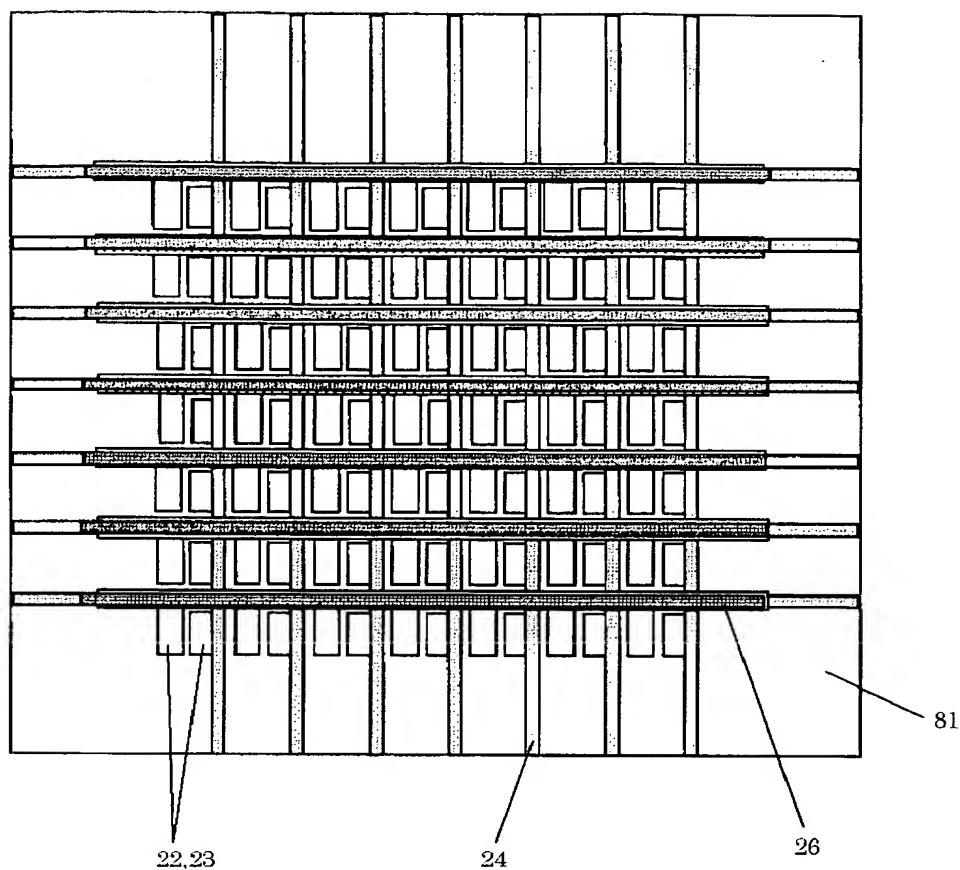
【図4】



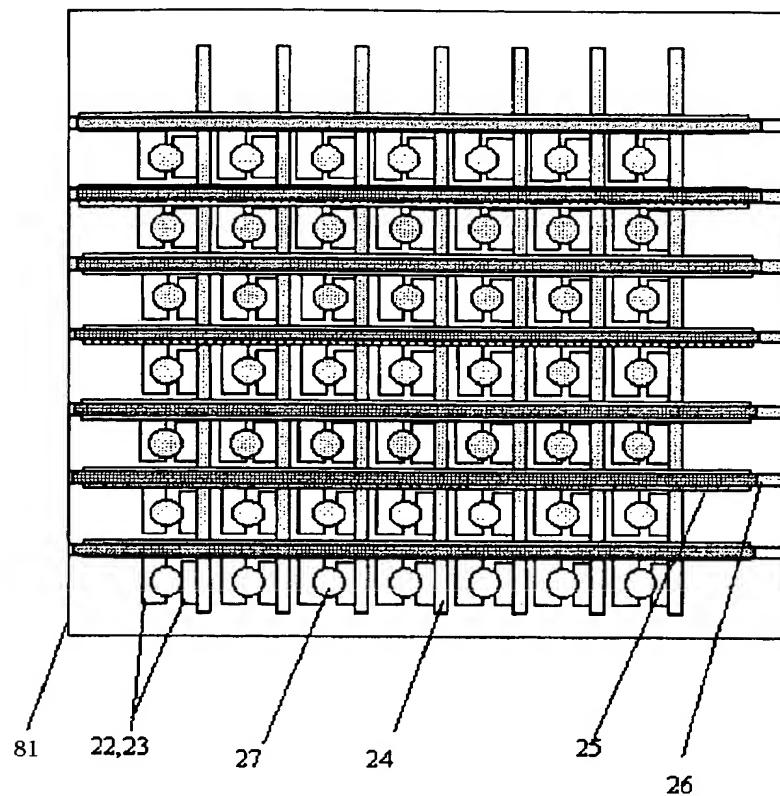
【図5】



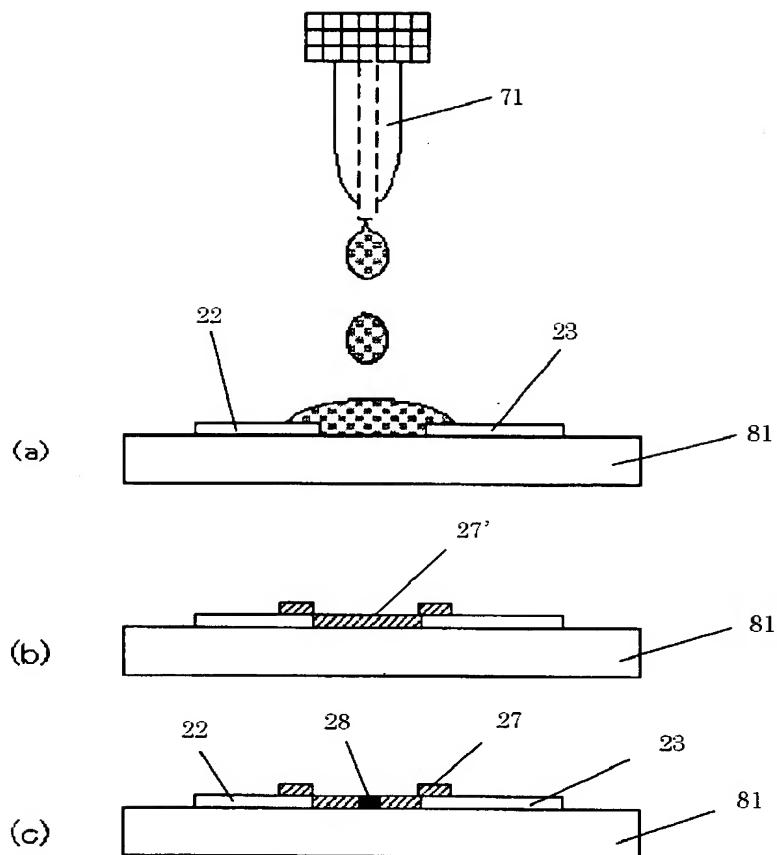
【図6】



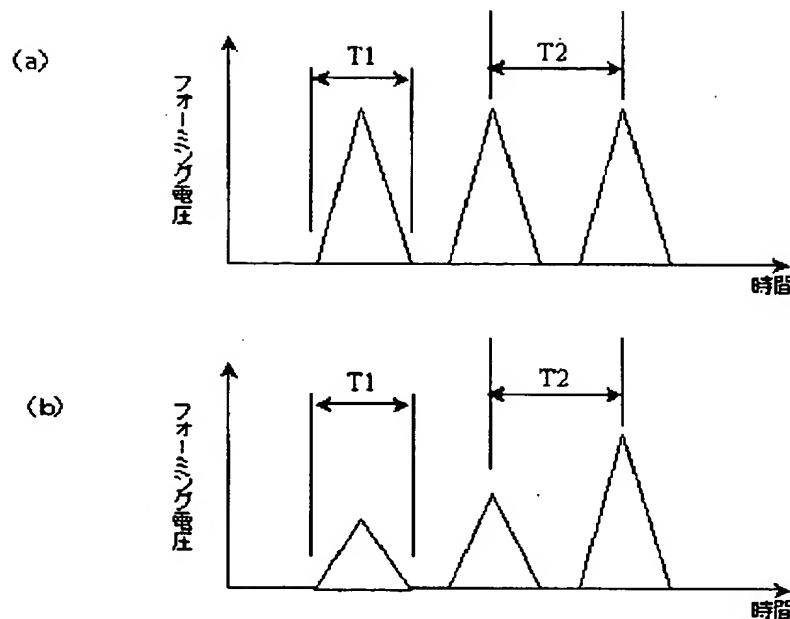
【図7】



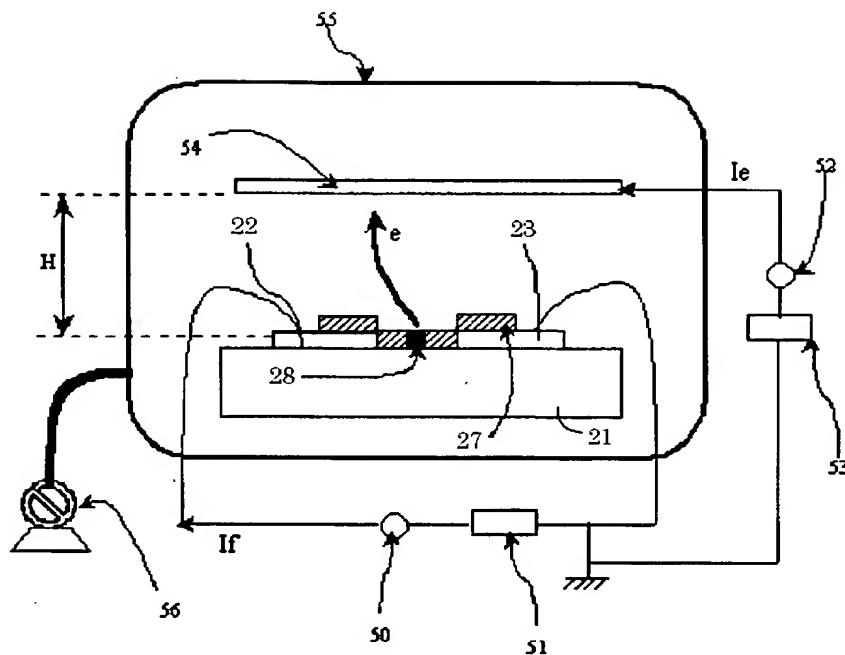
【図8】



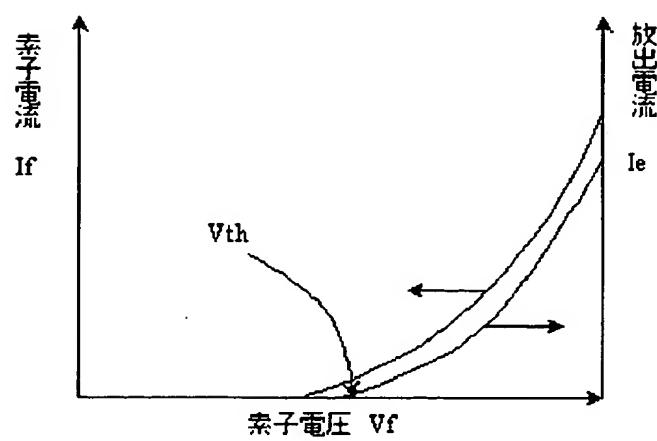
【図 9】



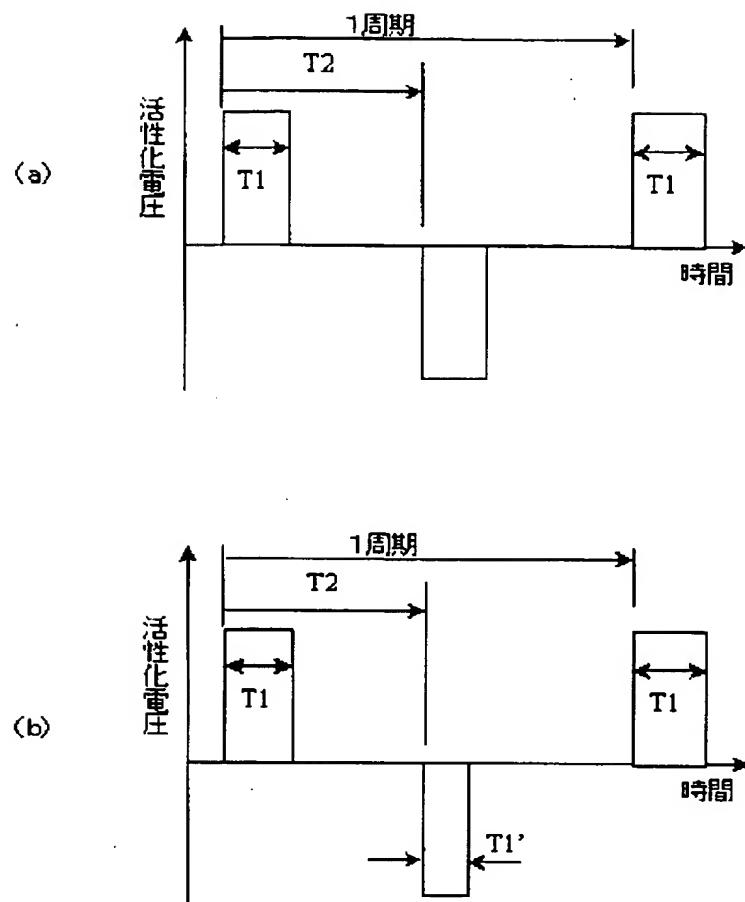
【図 10】



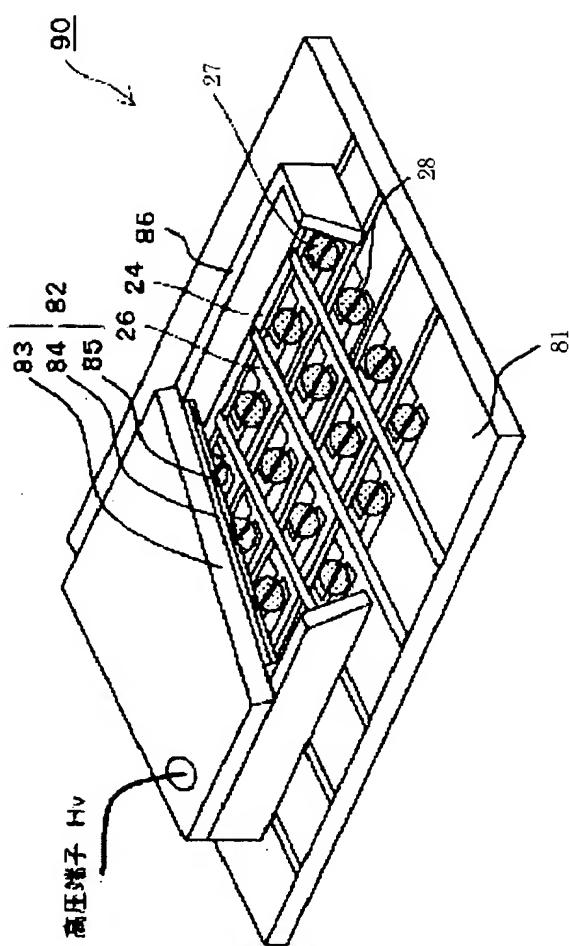
【図 11】



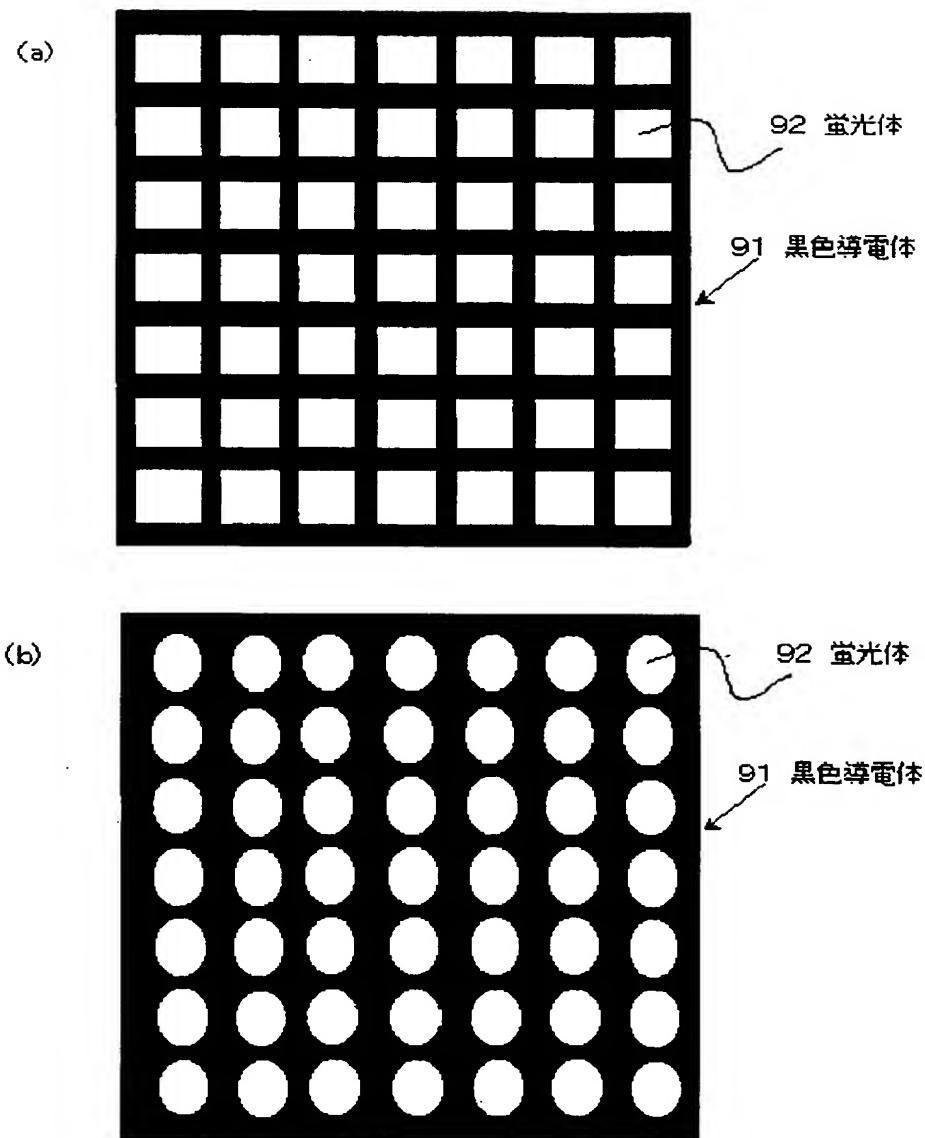
【図12】



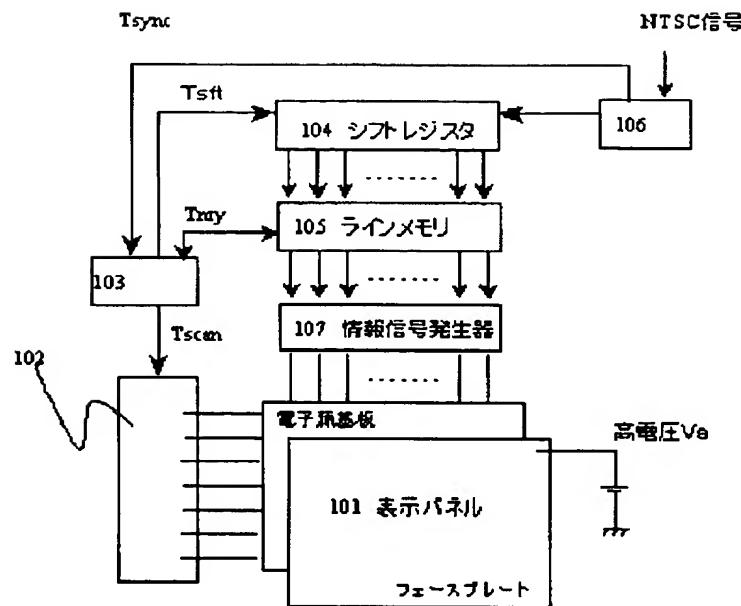
【図13】



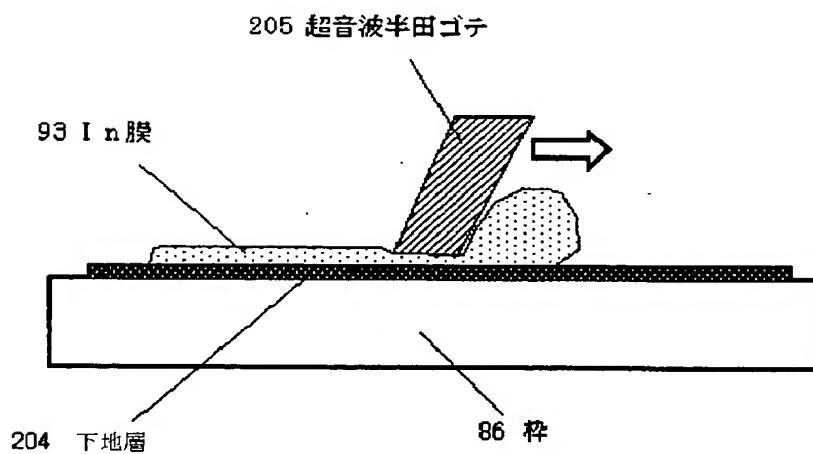
【図14】



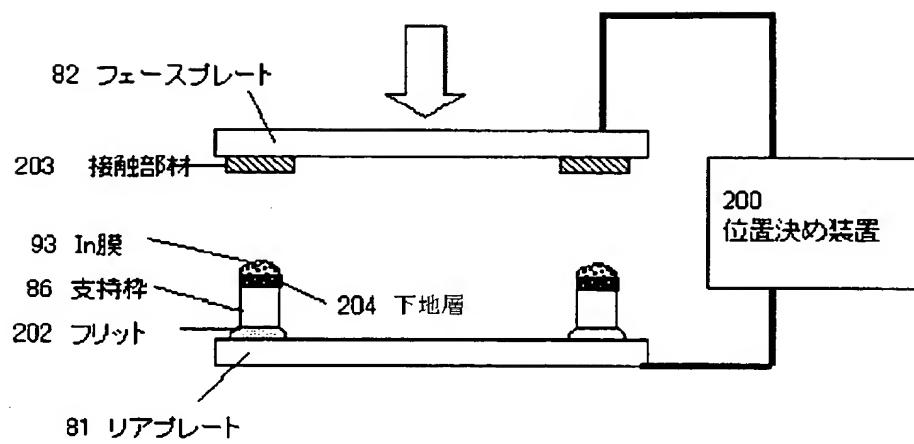
【図15】



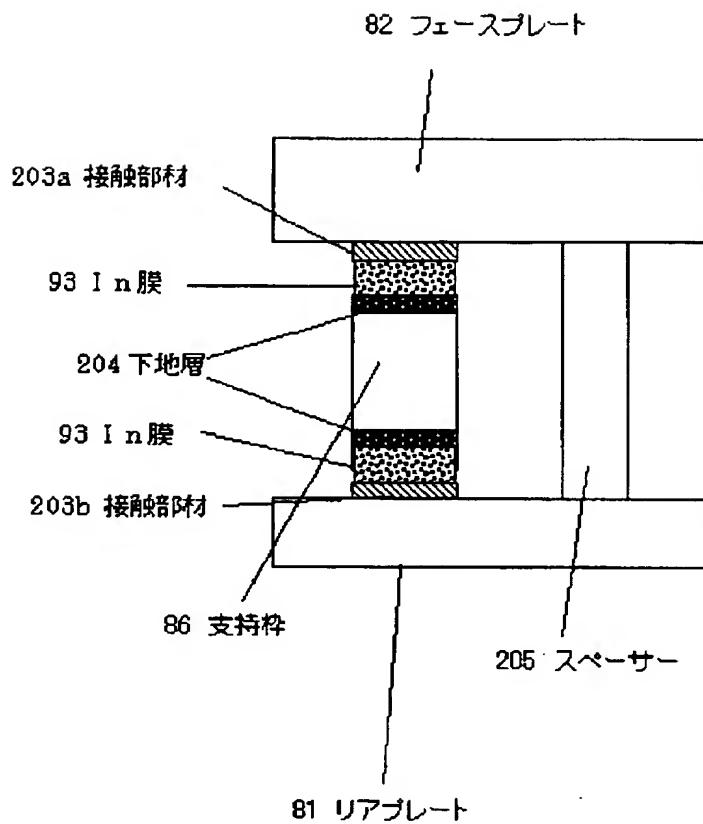
【図16】



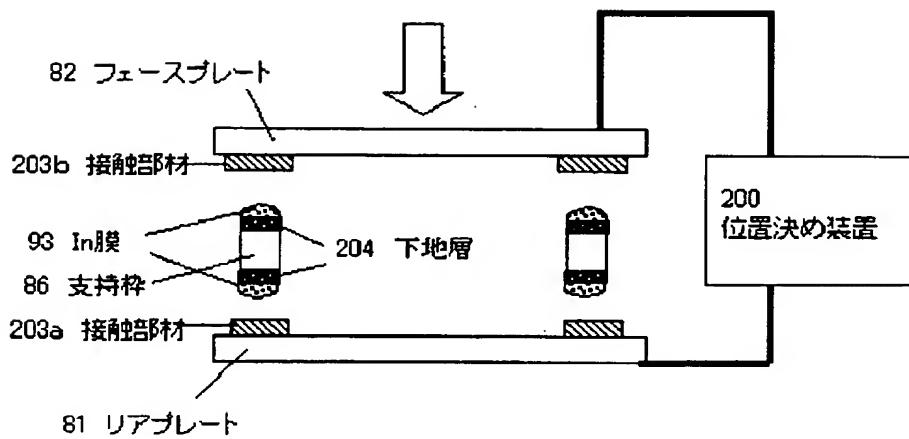
【図17】



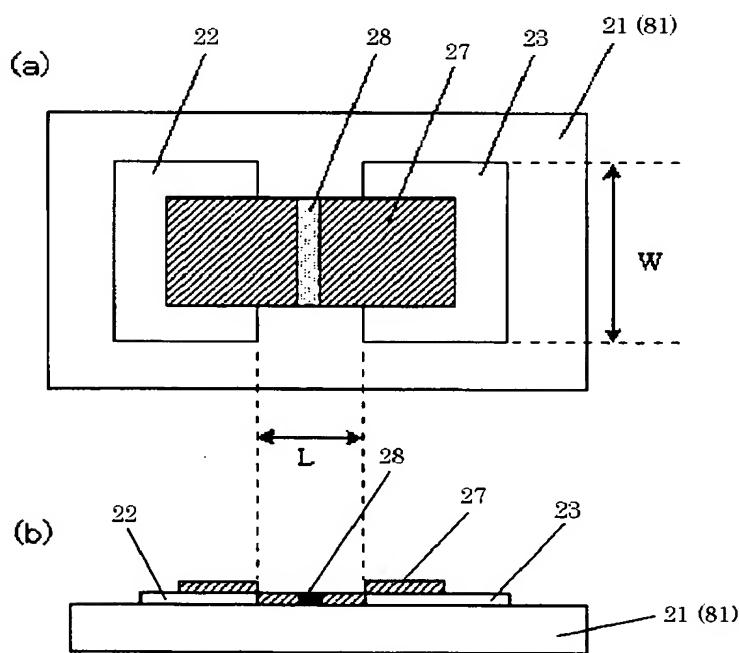
【図18】



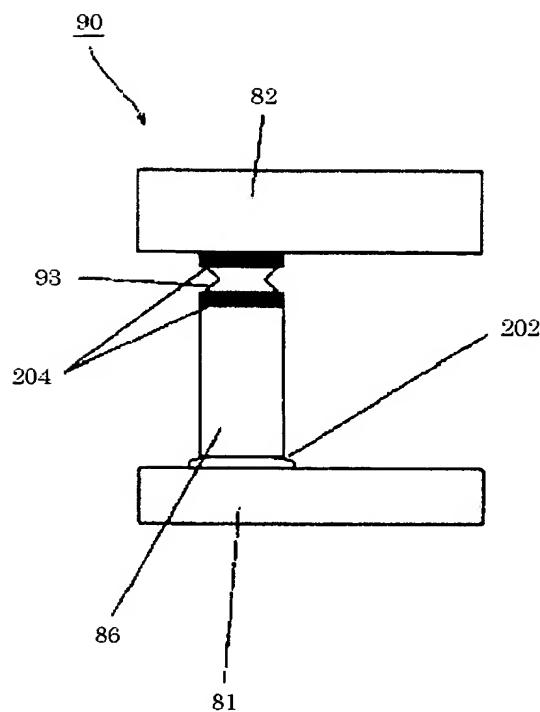
【図19】



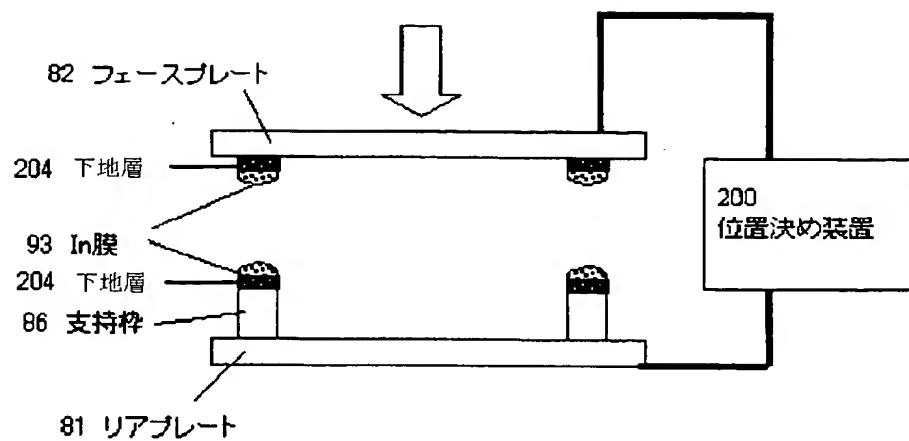
【図20】



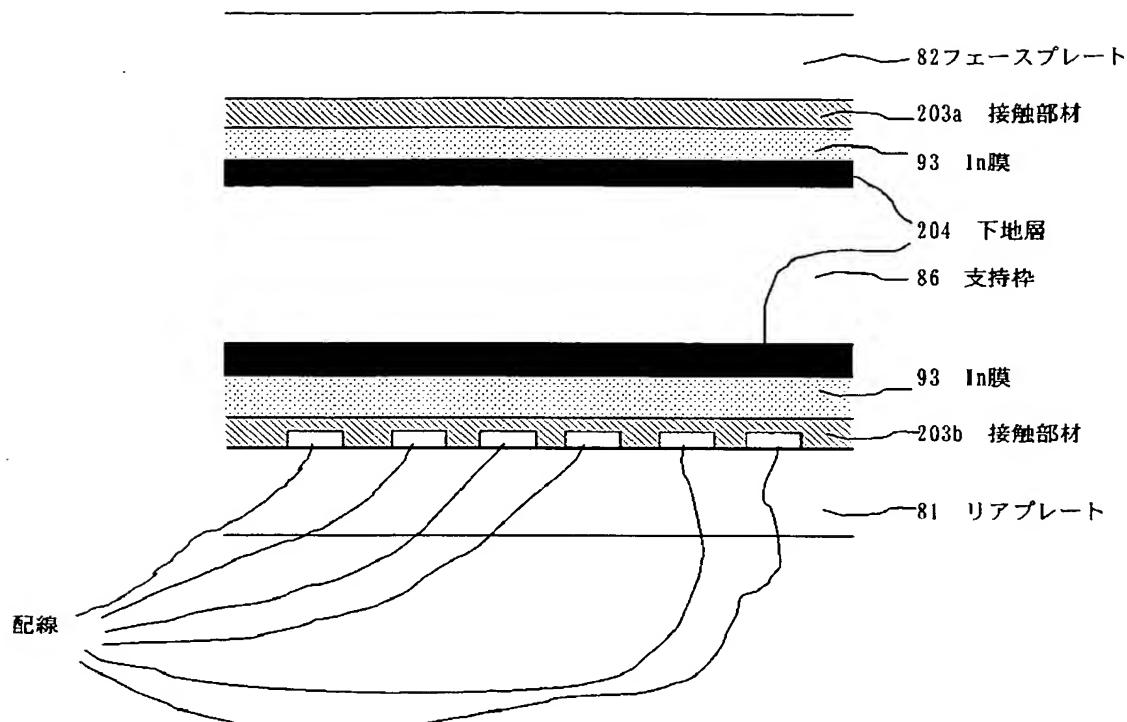
【図21】



【図22】



【図23】



【書類名】 要約書

【要約】

【課題】 信頼性の高い接合構造を実現することができる部材の接合方法を提供する。

【解決手段】 第1の部材86に下地層204を設ける工程と、下地層204上に接合材93を設ける工程と、第2の部材82に接合材93とは異なる接触部材203を設ける工程と、接合材93と接触部材203とを接触させ、第1の部材86と第2の部材82との接合を行う工程とを有しており、下地層204は、接合材93の該下地に対する濡れ性が第1の部材86の該下地を設けていない面に対する濡れ性よりも良好なものであり、接合材93の接触部材203に対する接合性は、接合材93の第2の部材82の接触部材203を設けていない面に対する接合性よりも良好なものを特徴とする接合方法。

【選択図】 図1

特願2002-305320

出願人履歴情報

識別番号 [000001007]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住所 東京都大田区下丸子3丁目30番2号
氏名 キヤノン株式会社